

# **Multiplicatoare**

Studiul circuitelor de tip multiplicator și testarea lor folosind fișiere Netlist

## **Rezumat**

Proiectul își propune testarea unor circuite, diverse tipuri de multiplicatoare și studierea lor în vederea identificării numărului total de defecte, numărului total de defecte detectate, numărului redus de defecte, numărului redus de defecte detectate și numărului vectorilor de test generați pentru fiecare circuit. De asemenea se dorește identificarea defectelor nedetectabile în cazul în care acestea există.